



**PREMIER  
MINISTRE**

*Liberté  
Égalité  
Fraternité*

**Secrétariat général de la défense  
et de la sécurité nationale**

Agence nationale de la sécurité  
des systèmes d'information

# **Rapport de surveillance ANSSI-CC-2020/80-S01**

## **ST33G1M2A1 D01**

**Certificat de référence : ANSSI-CC-2020/80**

Paris, le 7 juillet 2021

Le directeur général de l'Agence nationale de la  
sécurité des systèmes d'information

Guillaume POUPARD

[ORIGINAL SIGNE]



## AVERTISSEMENT

La surveillance du produit ne constitue pas en soi une recommandation d'utilisation du produit par l'Agence nationale de la sécurité des systèmes d'information (ANSSI), et ne garantit pas que le produit soit totalement exempt de vulnérabilités exploitables.

Toute correspondance relative à ce rapport doit être adressée au :

Secrétariat général de la défense et de la sécurité nationale  
Agence nationale de la sécurité des systèmes d'information  
Centre de certification  
51, boulevard de la Tour Maubourg  
75700 Paris cedex 07 SP

[certification@ssi.gouv.fr](mailto:certification@ssi.gouv.fr)

La reproduction de ce document sans altération ni coupure est autorisée.

## 1 Références

[CER]	Rapport de certification ANSSI-CC-2020/80, ST33G1M2A1 D01, 18 février 2021.
[SUR]	Procédure : Surveillance des produits certifiés, référence ANSSI-CC-SUR-P-01.
[RS-Lab]	<i>Evaluation Technical Report, Project : ASTIAM2 BIS Surv 2021 / ST33G1M2A1, référence ASTIAM2_BIS_Surv2021_ETR, révision 2.0, 31 mai 2021.</i>
[ETR_COMP]	Pour le besoin des évaluations ou surveillances en composition avec ce produit le rapport technique pour la composition a été mis à jour :  <i>Evaluation Technical Report for composite evaluation, Project : ASTIAM2 BIS Surv 2021 / ST33G1M2A1, référence ASTIAM2_BIS_Surv2021_ETRLite, révision 2.0, 31 mai 2021.</i>

## 2 Décision

Le rapport de surveillance [RS-Lab], transmis par le centre d'évaluation THALES / CNES, permet d'attester que le produit « ST33G1M2A1 D01 », initialement certifié sous la référence [CER], peut être considéré comme résistant à des attaques de niveau AVA\_VAN.5 dans les mêmes conditions et restrictions d'usage que celles définies dans [CER], lorsque les guides applicables [GUIDES] sont respectés.

Le rapport d'évaluation pour composition [ETR\_COMP] a été mis à jour pour refléter les résultats de cette dernière surveillance.

La périodicité de la surveillance de ce produit est de 1 an.

## 3 Guides applicables

Le tableau ci-dessous liste les guides applicables du produit évalué. La dernière colonne identifie l'origine de la prise en compte par l'ANSSI du guide correspondant.

[GUIDES]	ST33G Platform – ST33G1M2A : Secure MCU with 32-bit ARM SecurCore SC300 CPU and high density Flash memory – Datasheet, référence DS_ST33G1M2A, version 3.0.	[CER]
	ST33G1M2A, ST33G1M2M : CMOS M10+ 80-nm technology die and wafer delivery description, référence DD_ST33G1M2A_M, version 2.0.	[CER]
	ARM Cortex SC300 r0p0 Technical Reference Manual, référence ARM DDI 0337F, version F.	[CER]
	ARM Cortex M3 r2p0 Technical Reference Manual, ARM DDI 0337F3c, version F3c.	[CER]
	ST33G1M2A / ST33G1M2M firmware - User manual, référence UM_ST33G1M2A_M_FW, version 11.	[CER]
	Flash memory loader installation guide for ST33G1M2A and ST33G1M2M platforms, référence UM_33GA_FL, version 3.0.	[CER]
	ST33G and ST33H Firmware support for LPU regions – application note, référence AN_33G_33H_LPU, version 1.	[CER]
	ST33G and ST33H Secure MCU platforms – Security Guidance, référence AN_SECU_ST33, version 9.	[CER]
	ST33G and ST33H Power supply glitch detector characteristics – application note, référence AN_33_GLITCH, version 2.	[CER]
	ST33G and ST33H – AIS31 Compliant Random Number – User Manual, référence UM_33G_33H_AIS31, version 3.	[CER]
	ST33G and ST33H – AIS31 – Reference implementation : Start-up, on-line and total failure tests – Application note, référence AN_33G_33H_AIS31, version 1.	[CER]
	ST33 uniform timing application note, référence AN_33_UT, version 2.	[CER]