



*Liberté • Égalité • Fraternité*

RÉPUBLIQUE FRANÇAISE

PREMIER MINISTRE

Secrétariat général de la défense et de la sécurité nationale  
Agence nationale de la sécurité des systèmes d'information

## **Rapport de certification ANSSI-CC-2019/19**

### **S3FT9PE**

Samsung 16-bit RISC Microcontroller for Smart Card  
with optional Secure RSA/ECC/SHA Libraries, including  
specific IC Dedicated Software,  
version S3FT9PE\_20190329

*Paris, le 18 avril 2019*

*Le directeur général de l'agence nationale  
de la sécurité des systèmes d'information*

Guillaume POUPARD  
[ORIGINAL SIGNE]



## Avertissement

Ce rapport est destiné à fournir aux commanditaires un document leur permettant d'attester du niveau de sécurité offert par le produit dans les conditions d'utilisation ou d'exploitation définies dans ce rapport pour la version qui a été évaluée. Il est destiné également à fournir à l'acquéreur potentiel du produit les conditions dans lesquelles il pourra exploiter ou utiliser le produit de manière à se trouver dans les conditions d'utilisation pour lesquelles le produit a été évalué et certifié ; c'est pourquoi ce rapport de certification doit être lu conjointement aux guides d'utilisation et d'administration évalués ainsi qu'à la cible de sécurité du produit qui décrit les menaces, les hypothèses sur l'environnement et les conditions d'emploi présumées afin que l'utilisateur puisse juger de l'adéquation du produit à son besoin en termes d'objectifs de sécurité.

La certification ne constitue pas en soi une recommandation du produit par l'agence nationale de la sécurité des systèmes d'information (ANSSI), et ne garantit pas que le produit certifié soit totalement exempt de vulnérabilités exploitables.

Toute correspondance relative à ce rapport doit être adressée au :

Secrétariat général de la défense et de la sécurité nationale  
Agence nationale de la sécurité des systèmes d'information  
Centre de certification  
51, boulevard de la Tour Maubourg  
75700 Paris cedex 07 SP

[certification@ssi.gouv.fr](mailto:certification@ssi.gouv.fr)

La reproduction de ce document sans altération ni coupure est autorisée.

Référence du rapport de certification

**ANSSI-CC-2019/19**

Nom du produit

**S3FT9PE**

Référence/version du produit

**S3FT9PE\_20190329**

Conformité à un profil de protection

**Security IC Platform Protection Profile  
version 1.0, BSI-PP-0035**

Critères d'évaluation et version

**Critères Communs version 3.1 révision 5**

Niveau d'évaluation

**EAL 5 augmenté  
ALC\_DVS.2, AVA\_VAN.5**

Développeur

**Samsung Electronics Co. Ltd.**  
17 Floor, B-Tower, 1-1, Samsungjeonja-ro  
Hwaseong-si, Gyeonggi-do 445-330, Corée du Sud

Commanditaire

**Samsung Electronics Co. Ltd.**  
17 Floor, B-Tower, 1-1, Samsungjeonja-ro  
Hwaseong-si, Gyeonggi-do 445-330, Corée du Sud

Centre d'évaluation

**CEA - LETI**  
17 avenue des martyrs, 38054 Grenoble Cedex 9, France

Accords de reconnaissance applicables



**SOG-IS**



**Ce certificat est reconnu au niveau EAL2.**

## Préface

### La certification

La certification de la sécurité offerte par les produits et les systèmes des technologies de l'information est régie par le décret 2002-535 du 18 avril 2002 modifié. Ce décret indique que :

- L'agence nationale de la sécurité des systèmes d'information élabore les **rapports de certification**. Ces rapports précisent les caractéristiques des objectifs de sécurité proposés. Ils peuvent comporter tout avertissement que ses rédacteurs estiment utile de mentionner pour des raisons de sécurité. Ils sont, au choix des commanditaires, communiqués ou non à des tiers ou rendus publics (article 7).
- Les **certificats** délivrés par le Premier ministre attestent que l'exemplaire des produits ou systèmes soumis à évaluation répond aux caractéristiques de sécurité spécifiées. Ils attestent également que les évaluations ont été conduites conformément aux règles et normes en vigueur, avec la compétence et l'impartialité requises (article 8).

Les procédures de certification sont disponibles sur le site Internet [www.ssi.gouv.fr](http://www.ssi.gouv.fr).

# Table des matières

|  |           |
|--|-----------|
| <b>1. LE PRODUIT .....</b>   | <b>6</b>  |
| 1.1. PRESENTATION DU PRODUIT .....   | 6         |
| 1.2. DESCRIPTION DU PRODUIT .....  | 6         |
| 1.2.1. <i>Introduction</i> .....   | 6         |
| 1.2.2. <i>Services de sécurité</i> .....   | 6         |
| 1.2.3. <i>Architecture</i> .....   | 6         |
| 1.2.4. <i>Identification du produit</i> .....  | 7         |
| 1.2.5. <i>Cycle de vie</i> .....   | 7         |
| 1.2.6. <i>Configuration évaluée</i> .....  | 7         |
| <b>2. L’EVALUATION .....</b>   | <b>8</b>  |
| 2.1. REFERENTIELS D’EVALUATION .....   | 8         |
| 2.2. TRAVAUX D’EVALUATION .....  | 8         |
| 2.3. COTATION DES MECANISMES CRYPTOGRAPHIQUES SELON LES REFERENTIELS TECHNIQUES DE L’ANSSI ..... | 8         |
| 2.4. ANALYSE DU GENERATEUR D’ALEAS .....   | 8         |
| <b>3. LA CERTIFICATION .....</b>   | <b>9</b>  |
| 3.1. CONCLUSION .....  | 9         |
| 3.2. RESTRICTIONS D’USAGE .....  | 9         |
| 3.3. RECONNAISSANCE DU CERTIFICAT .....  | 9         |
| 3.3.1. <i>Reconnaissance européenne (SOG-IS)</i> .....   | 9         |
| 3.3.2. <i>Reconnaissance internationale critères communs (CCRA)</i> .....                        | 10        |
| <b>ANNEXE 1. NIVEAU D’EVALUATION DU PRODUIT .....</b>  | <b>11</b> |
| <b>ANNEXE 2. REFERENCES DOCUMENTAIRES DU PRODUIT EVALUE .....</b>                                | <b>12</b> |
| <b>ANNEXE 3. REFERENCES LIEES A LA CERTIFICATION .....</b>                                       | <b>14</b> |

# 1. Le produit

## 1.1. Présentation du produit

Le produit évalué est le microcontrôleur « S3FT9PE » de référence S3FT9PE\_20190329, développé par *SAMSUNG ELECTRONICS CO. LTD.*

Le microcontrôleur seul n'est pas un produit utilisable en tant que tel. Il est destiné à héberger une ou plusieurs applications. Il peut être inséré dans un support plastique pour constituer une carte à puce. Les usages possibles de cette carte sont multiples (documents d'identité sécurisés, applications bancaires, télévision à péage, transport, santé, etc.) en fonction des logiciels applicatifs qui seront embarqués. Ces logiciels ne font pas partie de la présente évaluation.

## 1.2. Description du produit

### 1.2.1. Introduction

La cible de sécurité [ST] définit le produit évalué, ses fonctionnalités de sécurité évaluées et son environnement d'exploitation.

Cette cible de sécurité est strictement conforme au profil de protection [PP0035].

### 1.2.2. Services de sécurité

Les principaux services de sécurité fournis par le produit sont :

- la protection en intégrité et en confidentialité des données utilisateur et des logiciels embarqués exécutés ou stockés dans les différentes mémoires de la TOE ;
- la bonne exécution des services de sécurité fournis par la TOE aux logiciels embarqués ;
- le support au chiffrement cryptographique à clés symétriques ;
- le support à la génération de nombres non prédictibles.

### 1.2.3. Architecture

Le microcontrôleur S3FT9PE est constitué des éléments suivants :

- une partie matérielle comprenant :
  - o un processeur SecuCalm RISC 16bit ;
  - o des mémoires :
    - 44 Ko de ROM dont 12 Ko occupés par les logiciels de test embarqués (*Test ROM Code*) ;
    - 8,5 Ko de RAM dont 2.5 Ko pour le crypto-processeur TORNADO 2Mx2 ;
    - 200 Ko de FLASH ;
  - o des modules de sécurité : protection de la mémoire (MPU), génération d'horloge, surveillance et contrôle de la sécurité, gestion de l'alimentation, détection de fautes, etc. ;

- des modules fonctionnels : gestion des entrées/sorties en mode contact (UART ISO 7816), génération de nombres aléatoires – DTRNG, coprocesseurs cryptographiques DES et AES et accélérateur de calculs arithmétiques TORNADO 2MX2 ;
- une partie logicielle composée :
  - des logiciels de test du microcontrôleur (*Test ROM code*) embarqués en mémoire ROM ; ces logiciels ne font pas partie de la TOE ;
  - d’une bibliothèque (optionnelle) pour le DTRNG /FRO ;
  - d’une bibliothèque (optionnelle) de calcul arithmétique pour la cryptographie asymétrique *TORNADO 2MX2 Secure RSA/ECC/SHA library* ;
  - d’un *Secure Boot Loader* (utilisant le coprocesseur AES) permettant le chargement sécurisé du code utilisateur.

#### 1.2.4. Identification du produit

Les éléments constitutifs du produit sont identifiés dans la liste de configuration [CONF].

La procédure d’identification est décrite dans le guide « *Chip Delivery Specification* » (voir [GUIDES]). La version certifiée du produit est identifiable par les valeurs attendues suivantes :

| Eléments de configuration                       |  | Données d’identification lues    |
|---|--|----------------------------------|
| Identification des microcontrôleurs             | <i>Device type S3FT9PE</i>                           | 0x190E                           |
|   | <i>IC Version</i>                                    | Revision 0                       |
| Identification des logiciels embarqués          | <i>Test ROM Code version 1.0</i>                     | 0x10                             |
|   | <i>Secure Boot loader version 4.1 ou 4.5</i>         | 0x41 ou 0x45                     |
| Identification des bibliothèques (optionnelles) | <i>RSA/ECC/SHA Library Version 2.4 ou 2.7 ou 3.1</i> | 0x322E34 ou 0x322E37 ou 0x332E31 |
|   | <i>DTRNG library version 4.0</i>                     | 0x0400                           |
|   | <i>DTRNG FRO library version 6.0</i>                 | 0x0600                           |

#### 1.2.5. Cycle de vie

Le produit est développé sur les sites présentés à la section 1.2.4 de la cible de sécurité. Le cycle de vie s’inscrit dans le cycle de vie standard décrit dans [PP0035].

#### 1.2.6. Configuration évaluée

Le certificat porte sur les microcontrôleurs et les bibliothèques logicielles qu’ils peuvent embarquer, tels que définis au 1.2.2 du présent rapport. Toute autre application, y compris éventuellement les routines embarquées pour les besoins de l’évaluation, ne fait donc pas partie du périmètre de l’évaluation.

Au regard du cycle de vie, le produit évalué est celui obtenu à l’issue de la phase 3 lorsque le produit est livré sous forme de wafer, ou à l’issue de la phase 4 lorsque le produit est livré en boîtiers (micro-modules, etc.).

## 2. L'évaluation

### 2.1. Référentiels d'évaluation

L'évaluation a été menée conformément aux **Critères Communs version 3.1 révision 5** [CC], et à la méthodologie d'évaluation définie dans le manuel [CEM].

Pour les composants d'assurance qui ne sont pas couverts par le manuel [CEM], des méthodes propres au centre d'évaluation et validées par l'ANSSI ont été utilisées.

Pour répondre aux spécificités des cartes à puce, les guides [JIWG IC] et [JIWG AP] ont été appliqués. Ainsi, le niveau AVA\_VAN a été déterminé en suivant l'échelle de cotation du guide [JIWG AP]. Pour mémoire, cette échelle de cotation est plus exigeante que celle définie par défaut dans la méthode standard [CC], utilisée pour les autres catégories de produits (produits logiciels par exemple).

### 2.2. Travaux d'évaluation

L'évaluation s'appuie sur les résultats d'évaluation de la précédente version du produit certifiée sous la référence [ANSSI-CC-2018/26].

Le rapport technique d'évaluation [RTE], remis à l'ANSSI le 15 mars 2019, détaille les travaux menés par le centre d'évaluation et atteste que toutes les tâches d'évaluation sont à « réussite ».

### 2.3. Cotation des mécanismes cryptographiques selon les référentiels techniques de l'ANSSI

La cotation des mécanismes cryptographiques selon le référentiel technique de l'ANSSI [REF] n'a pas été réalisée. Néanmoins, l'évaluation n'a pas mis en évidence de vulnérabilité de conception et de construction pour le niveau AVA\_VAN.5 visé.

### 2.4. Analyse du générateur d'aléas

Les produits embarquent un DTRNG, appelé DTRNG FRO, incluant un retraitement qui a fait l'objet d'une analyse par le CESTI. Cette analyse n'a pas permis de mettre en évidence de biais statistiques bloquants pour un usage direct des sorties des générateurs. Ceci ne permet pas d'affirmer que les données générées soient réellement aléatoires mais assure que le générateur ne souffre pas de défauts majeurs de conception.

Le générateur de nombres aléatoires a fait l'objet d'une évaluation selon la méthodologie [AIS 31] par le centre d'évaluation.

Le générateur atteint le niveau « P2 – High level ».



## 3. La certification

### 3.1. Conclusion

L'évaluation a été conduite conformément aux règles et normes en vigueur, avec la compétence et l'impartialité requises pour un centre d'évaluation agréé. L'ensemble des travaux d'évaluation réalisés permet la délivrance d'un certificat conformément au décret 2002-535.

Ce certificat atteste que le produit « S3FT9PE », de référence S3FT9PE\_20190329 soumis à l'évaluation répond aux caractéristiques de sécurité spécifiées dans sa cible de sécurité [ST] pour le niveau d'évaluation EAL 5 augmenté des composants AVA\_VAN.5 et ALC\_DVS.2.

### 3.2. Restrictions d'usage

Ce certificat porte sur le produit spécifié au chapitre 1.2 du présent rapport de certification.

Ce certificat donne une appréciation de la résistance du produit « S3FT9PE » à des attaques qui sont fortement génériques du fait de l'absence d'application spécifique embarquée. Par conséquent, la sécurité d'un produit complet construit sur le micro-circuit ne pourra être appréciée que par une évaluation du produit complet, laquelle pourra être réalisée en se basant sur les résultats de l'évaluation citée au chapitre 2.

L'utilisateur du produit certifié devra s'assurer du respect des objectifs de sécurité sur l'environnement d'exploitation, tels que spécifiés dans la cible de sécurité [ST], et suivre les recommandations se trouvant dans les guides fournis [GUIDES].

### 3.3. Reconnaissance du certificat

#### 3.3.1. Reconnaissance européenne (SOG-IS)

Ce certificat est émis dans les conditions de l'accord du SOG-IS [SOG-IS].

L'accord de reconnaissance européen du SOG-IS de 2010 permet la reconnaissance, par les pays signataires de l'accord<sup>1</sup>, des certificats ITSEC et Critères Communs. La reconnaissance européenne s'applique, pour les cartes à puce et les dispositifs similaires, jusqu'au niveau ITSEC E6 Elevé et CC EAL7 lorsque les dépendances CC sont satisfaites. Les certificats reconnus dans le cadre de cet accord sont émis avec la marque suivante :

---

<sup>1</sup> La liste des pays signataires de l'accord SOG-IS est disponible sur le site web de l'accord : [www.sogis.org](http://www.sogis.org).



### 3.3.2. *Reconnaissance internationale critères communs (CCRA)*

Ce certificat est émis dans les conditions de l'accord du CCRA [CC RA].

L'accord « Common Criteria Recognition Arrangement » permet la reconnaissance, par les pays signataires<sup>1</sup>, des certificats Critères Communs.

La reconnaissance s'applique jusqu'aux composants d'assurance du niveau CC EAL2 ainsi qu'à la famille ALC\_FLR.

Les certificats reconnus dans le cadre de cet accord sont émis avec la marque suivante :



---

<sup>1</sup> La liste des pays signataires de l'accord CCRA est disponible sur le site web de l'accord : [www.commoncriteriaportal.org](http://www.commoncriteriaportal.org).

## Annexe 1. Niveau d'évaluation du produit

| Classe                                    | Famille | Composants par niveau d'assurance |       |       |       |       |       |       | Niveau d'assurance retenu pour le produit |                       |   |
|---|---------|-----------------------------------|-------|-------|-------|-------|-------|-------|---|-----------------------|---|
|   |         | EAL 1                             | EAL 2 | EAL 3 | EAL 4 | EAL 5 | EAL 6 | EAL 7 | EAL 5+                                    | Intitulé du composant |   |
| ADV<br>Développement                      | ADV_ARC |                                   | 1     | 1     | 1     | 1     | 1     | 1     | 1   | 1                     | Security architecture description   |
|   | ADV_FSP | 1                                 | 2     | 3     | 4     | 5     | 5     | 6     | 5   | 5                     | Complete semi-formal functional specification with additional error information |
|   | ADV_IMP |                                   |       |       | 1     | 1     | 2     | 2     | 1   | 1                     | Implementation representation of the TSF  |
|   | ADV_INT |                                   |       |       |       | 2     | 3     | 3     | 2   | 2                     | Well-structured internals   |
|   | ADV_SPM |                                   |       |       |       |       | 1     | 1     |   |                       |   |
|   | ADV_TDS |                                   | 1     | 2     | 3     | 4     | 5     | 6     | 4   | 4                     | Semiformal modular design   |
| AGD<br>Guides d'utilisation               | AGD_OPE | 1                                 | 1     | 1     | 1     | 1     | 1     | 1     | 1   | 1                     | Operational user guidance   |
|   | AGD_PRE | 1                                 | 1     | 1     | 1     | 1     | 1     | 1     | 1   | 1                     | Preparative procedures  |
| ALC<br>Support au cycle de vie            | ALC_CMC | 1                                 | 2     | 3     | 4     | 4     | 5     | 5     | 4   | 4                     | Production support, acceptance procedures and automation                        |
|   | ALC_CMS | 1                                 | 2     | 3     | 4     | 5     | 5     | 5     | 5   | 5                     | Development tools CM coverage   |
|   | ALC_DEL |                                   | 1     | 1     | 1     | 1     | 1     | 1     | 1   | 1                     | Delivery procedures   |
|   | ALC_DVS |                                   |       | 1     | 1     | 1     | 2     | 2     | 2   | 2                     | Sufficiency of security measures  |
|   | ALC_FLR |                                   |       |       |       |       |       |       |   |                       |   |
|   | ALC_LCD |                                   |       | 1     | 1     | 1     | 1     | 2     | 1   | 1                     | Developer defined life-cycle model  |
|   | ALC_TAT |                                   |       |       | 1     | 2     | 3     | 3     | 2   | 2                     | Compliance with implementation standards  |
| ASE<br>Evaluation de la cible de sécurité | ASE_CCL | 1                                 | 1     | 1     | 1     | 1     | 1     | 1     | 1   | 1                     | Conformance claims  |
|   | ASE_ECD | 1                                 | 1     | 1     | 1     | 1     | 1     | 1     | 1   | 1                     | Extended components definition  |
|   | ASE_INT | 1                                 | 1     | 1     | 1     | 1     | 1     | 1     | 1   | 1                     | ST introduction   |
|   | ASE_OBJ | 1                                 | 2     | 2     | 2     | 2     | 2     | 2     | 2   | 2                     | Security objectives   |
|   | ASE_REQ | 1                                 | 2     | 2     | 2     | 2     | 2     | 2     | 2   | 2                     | Derived security requirements   |
|   | ASE_SPD |                                   | 1     | 1     | 1     | 1     | 1     | 1     | 1   | 1                     | Security problem definition   |
|   | ASE_TSS | 1                                 | 1     | 1     | 1     | 1     | 1     | 1     | 1   | 1                     | TOE summary specification   |
| ATE<br>Tests                              | ATE_COV |                                   | 1     | 2     | 2     | 2     | 3     | 3     | 2   | 2                     | Analysis of coverage  |
|   | ATE_DPT |                                   |       | 1     | 1     | 3     | 3     | 4     | 3   | 3                     | Testing: modular design   |
|   | ATE_FUN |                                   | 1     | 1     | 1     | 1     | 2     | 2     | 1   | 1                     | Functional testing  |
|   | ATE_IND | 1                                 | 2     | 2     | 2     | 2     | 2     | 3     | 2   | 2                     | Independent testing: sample   |
| AVA<br>Estimation des vulnérabilités      | AVA_VAN | 1                                 | 2     | 2     | 3     | 4     | 5     | 5     | 5   | 5                     | Advanced methodical vulnerability analysis                                      |

## Annexe 2. Références documentaires du produit évalué

|          |   |
|----------|---|
| [ST]     | <p>Cible de sécurité de référence pour l'évaluation :</p> <ul style="list-style-type: none"> <li>- Security Target of Samsung S3FT9PE, version 5.2, 8 mars 2019, <i>SAMSUNG</i>.</li> </ul> <p>Pour les besoins de publication, la cible de sécurité suivante a été fournie et validée dans le cadre de cette évaluation :</p> <ul style="list-style-type: none"> <li>- Security Target Lite of Samsung S3FT9PE, version 5.1, 13 mars 2019, <i>SAMSUNG</i>.</li> </ul>  |
| [RTE]    | <p>Rapport technique d'évaluation :</p> <ul style="list-style-type: none"> <li>- Evaluation Technical Report (full ETR) – KLALLAM3-R3, LETI.CESTI.KLA3R3.FULL.001, version 1.0, 15 mars 2019, <i>LETI</i>.</li> </ul> <p>Pour le besoin des évaluations en composition avec ce microcontrôleur un rapport technique pour la composition a été validé :</p> <ul style="list-style-type: none"> <li>- Evaluation Technical Report (ETR for composition) – KLALLAM3-R3, LETI.CESTI.KLA3R3.COMPO.001, version 1.0, 15 mars 2019, <i>LETI</i>.</li> </ul>  |
| [CONF]   | <p>Liste de configuration du produit :</p> <ul style="list-style-type: none"> <li>- Configuration Management, Klallam3R3_ALC_CMC_CMS version 3.1, 8 mars 2019, <i>SAMSUNG</i>.</li> </ul>   |
| [GUIDES] | <ul style="list-style-type: none"> <li>- S3FT9XX HW DTRNG and DTRNG Library Application Note, 17 mars 2017, version 1.5, <i>SAMSUNG</i> ;</li> <li>- S3FT9XX HW DTRNG FRO and DTRNG FRO Library Application Note, 20 juin 2017, version 1.15, <i>SAMSUNG</i> ;</li> <li>- S3FT9XX 16 bit CMOS Microcontroller for Smart Card User's Manual, mars 2017 , version 1.33, <i>SAMSUNG</i> ;</li> <li>- User's Manual Errata [of S3FT9XX UM Rev1.33], décembre 2018, version 0.20, <i>SAMSUNG</i> ;</li> <li>- <i>Security Application Note for S3FT9FD/FC/FB, PF/PT/PS, PE, FA</i>, 7 mars 2018, version 2.7, <i>SAMSUNG</i> ;</li> <li>- <i>TORNADO-2Mx2 RSA/ECC Library API Manual (TN_T2Mx2_RSAECC_APIManual_v2.62)</i>, 6 mars 2019, version 2.62, <i>SAMSUNG</i> ;</li> <li>- <i>TORNADO-2Mx2 RSA/ECC Library API Manual (TN_T2Mx2_RSAECC_APIManual_v2.40)</i>, 7 mars 2018, version 2.40, <i>SAMSUNG</i> ;</li> <li>- S3FT9PE Chip Delivery Specification, mars 2018, version 1.4, <i>SAMSUNG</i> ;</li> <li>- Bootloader User's Manual for S3FT9xx Family Products, 6 mars 2013, version 1.4, <i>SAMSUNG</i> ;</li> <li>- Bootloader User's Manual for S3FT9xx Family Products, 23 mars 2017, version 2.4, <i>SAMSUNG</i> ;</li> <li>- SecuCalm CPU CORE, architecture reference, 3 mars 2011, version AR14, <i>SAMSUNG</i>.</li> </ul> |



|                    |   |
|--------------------|---|
| [PP0035]           | Protection Profile, Security IC Platform Protection Profile, version 1.0, juin 2007. <i>Certifié par le BSI (Bundesamt für Sicherheit in der Informationstechnik) sous la référence BSI-PP-0035-2007.</i>         |
| [ANSSI-CC-2018/26] | Rapport de certification ANSSI-CC-2018/26, Samsung S3FT9PE 16-bit ISC Microcontroller for Smart Card with optional Secure RSA/ECC/SHA Libraries including specific IC Dedicated Software, 18 juillet 2018, ANSSI. |

### Annexe 3. Références liées à la certification

|  |  |
|--|--|
| Décret 2002-535 du 18 avril 2002 modifié relatif à l'évaluation et à la certification de la sécurité offerte par les produits et les systèmes des technologies de l'information. |  |
| [CER/P/01]   | Procédure ANSSI-CC-CER-P-01 Certification critères communs de la sécurité offerte par les produits, les systèmes des technologies de l'information, les sites ou les profils de protection, ANSSI.   |
| [CC]   | Common Criteria for Information Technology Security Evaluation : <ul style="list-style-type: none"> <li>– Part 1: Introduction and general model, avril 2017, version 3.1, révision 5, référence CCMB-2017-04-001;</li> <li>– Part 2: Security functional components, avril 2017, version 3.1, révision 5, référence CCMB-2017-04-002;</li> <li>– Part 3: Security assurance components, avril 2017, version 3.1, révision 5, référence CCMB-2017-04-003.</li> </ul> |
| [CEM]  | Common Methodology for Information Technology Security Evaluation : Evaluation Methodology, avril 2017, version 3.1, révision 5, référence CCMB-2017-04-004.   |
| [JIWG IC] *  | Mandatory Technical Document - The Application of CC to Integrated Circuits, version 3.0, février 2009.  |
| [JIWG AP] *  | Mandatory Technical Document - Application of attack potential to smartcards, version 2.9, janvier 2013.   |
| [CC RA]  | Arrangement on the Recognition of Common Criteria Certificates in the field of Information Technology Security, 2 juillet 2014.  |
| [SOG-IS]   | Mutual Recognition Agreement of Information Technology Security Evaluation Certificates, version 3.0, 8 janvier 2010, Management Committee.  |
| [REF]  | Mécanismes cryptographiques – Règles et recommandations concernant le choix et le dimensionnement des mécanismes cryptographiques, version 2.03 du 21 février 2014 annexée au Référentiel général de sécurité (RGS_B1), voir <a href="http://www.ssi.gouv.fr">www.ssi.gouv.fr</a> .  |
| [AIS 31]   | Functionality classes and evaluation methodology for physical random number generator, AIS31, version 1, 25 septembre 2001, BSI (Bundesamt für Sicherheit in der Informationstechnik).   |

\*Document du SOG-IS ; dans le cadre de l'accord de reconnaissance du CCRA, le document support du CCRA équivalent s'applique.