



**PREMIER  
MINISTRE**

*Liberté  
Égalité  
Fraternité*

Secrétariat général de la défense  
et de la sécurité nationale

Agence nationale de la sécurité  
des systèmes d'information

## Rapport de maintenance ANSSI-CC-2020/23-M01

# ST33G1M2A and ST33G1M2M C02 including optional cryptographic library NesLib

Certificat de référence : ANSSI-CC-2020/23

Paris le 06/09/2022

Le directeur général de l'Agence nationale de la  
sécurité des systèmes d'information

Guillaume POUPARD

[ORIGINAL SIGNE]



## AVERTISSEMENT

Le niveau de résistance d'un produit certifié se dégrade au cours du temps. L'analyse de vulnérabilité de cette version du produit au regard des nouvelles attaques apparues depuis l'émission du certificat n'a pas été conduite dans le cadre de cette maintenance. Seule une réévaluation ou une surveillance de cette nouvelle version du produit permettrait de maintenir le niveau de confiance dans le temps.

Toute correspondance relative à ce rapport doit être adressée au :

Secrétariat général de la défense et de la sécurité nationale  
Agence nationale de la sécurité des systèmes d'information  
Centre de certification  
51, boulevard de la Tour Maubourg  
75700 Paris cedex 07 SP

[certification@ssi.gouv.fr](mailto:certification@ssi.gouv.fr)

La reproduction de ce document sans altération ni coupure est autorisée.

## 1 Références

[CER]	Rapport de certification ANSSI-CC-2020/23, ST33G1M2A and ST33G1M2M C01 including optional cryptographic library NesLib, version C01, 14 mai 2020.
[SUR]	Procédure : Surveillance des produits certifiés, référence ANSSI-CC-SUR-P-01.
[R-S01]	Rapport de surveillance ANSSI-CC-2020/23-S01, ST33G1M2A and ST33G1M2M C01 including optional cryptographic library NesLib, version C01, 7 juillet 2021.
[R-S02]	Rapport de surveillance ANSSI-CC-2020/23-S02, ST33G1M2A and ST33G1M2M C02 including optional cryptographic library NesLib, version C02.
[MAI]	Procédure : Continuité de l'assurance, référence ANSSI-CC-MAI-P-01.
[IAR]	<i>Security impact analysis report - ST33GH C02 C03 D01</i> , référence SMD_ST33GH_C02_C03_D01_SIA_22_001, version 1.1.
[SOG-IS]	<i>Mutual Recognition Agreement of Information Technology Security Evaluation Certificates, version 3.0, 8 janvier 2010, Management Committee.</i>
[CCRA]	<i>Arrangement on the Recognition of Common Criteria certificates in the field of information Technology Security, 2 juillet 2014.</i>

## 2 Identification du produit maintenu

Le produit objet de la présente maintenance est « ST33G1M2A and ST33G1M2M C02 including optional cryptographic library NesLib » développé par la société STMICROELECTRONICS.

Le produit « ST33G1M2A and ST33G1M2M C01 » a été initialement certifié sous la référence ANSSI-CC-2020/23 (référence [CER]).

Il a déjà fait l'objet de surveillances sous les références ANSSI-CC-2020/23-S01 (référence [R-S01]) et ANSSI-CC-2020/23-S02 (référence [R-S02]).

## 3 Description des évolutions

Le rapport d'analyse d'impact de sécurité (référence [IAR]) mentionne que les modifications suivantes ont été opérées :

- clarification de la taille minimale des clés RSA dans la cible de sécurité ;
- clarification d'une mention concernant le DES dans la cible de sécurité ;
- référencement de guides provenant d'organismes de certification ou de standardisation concernant l'utilisation de mécanismes cryptographiques dans une note d'application.

## 4 Fournitures applicables

Le tableau ci-dessous liste les fournitures, notamment les guides applicables au produit maintenu. La dernière colonne identifie l'origine de la prise en compte par l'ANSSI du document correspondant. En particulier, [R-M01] référence la présente maintenance.

[GUIDES]	<i>ST33G Platform – ST33G1M2A : M2M automotive-grade Secure MCU with 32-bit ARM SecurCore SC300 CPU and high density Flash memory – Datasheet</i> , référence DS_ST33G1M2A, version 3.0.	[CER]
	<i>ST33G Platform – ST33G1M2M : M2M Industrial Secure MCU with 32-bit ARM SecurCore SC300TM CPU and high density Flash memory – Datasheet</i> , référence DS_ST33G1M2M, version 8.0.	[R-S01]
	<i>ST33G1M2A, ST33G1M2M : CMOS M10+ 80-nm technology die and wafer delivery description</i> , référence DD_ST33G1M2A_M, version 2.0.	[CER]
	<i>ARM Cortex SC300 r0p0 Technical Reference Manual</i> , référence ARM DDI 0337F, version F.	[CER]
	<i>ARM Cortex M3 r2p0 Technical Reference Manual</i> , ARM DDI 0337F3c, version F3c.	[CER]
	<i>ST33G1M2A / ST33G1M2M firmware - User manual</i> , référence UM_ST33G1M2A_M_FW, version 11.	[CER]
	<i>Flash memory loader installation guide for ST33G1M2A and ST33G1M2M platforms</i> , référence UM_33GA_FL, version 3.0.	[CER]
	<i>ST33G and ST33H Firmware support for LPU regions – application note</i> , référence AN_33G_33H_LPU, version 1.	[CER]
	<i>ST33G and ST33H Secure MCU platforms – Security Guidance</i> , référence AN_SECU_ST33, version 9.	[CER]
	<i>ST33G and ST33H Power supply glitch detector characteristics – application note</i> , référence AN_33_GLITCH, version 2.	[CER]
	<i>ST33G and ST33H – AIS31 Compliant Random Number – User Manual</i> , référence UM_33G_33H_AIS31, version 3.	[CER]
	<i>ST33G and ST33H – AIS31 – Reference implementation : Start-up, on-line and total failure tests – Application note</i> , référence AN_33G_33H_AIS31, version 1.	[CER]
	<i>NesLib cryptographic library NesLib 6.3 – User manual</i> , référence UM_NesLib_6.3, version 4.	[CER]
	<i>ST33G and ST33H secure MCU platforms – NesLib 6.3 security recommendations – Application note</i> , référence AN_SECU_ST33G_H_NESLIB_6.3, version 6.	[R-M01]
	<i>NesLib 6.3.4 for ST33G, ST33H and ST33I platforms – Release note</i> , référence RN_ST33_NESLIB_6.3.4, version 3.	[R-M01]
	<i>ST33 uniform timing application note</i> , référence AN_33_UT, version 2.	[CER]

[ST]	Cibles de sécurité de référence : <i>ST33G1M2A and ST33G1M2M C02 including optional cryptographic library NesLib Security Target</i> , référence SMD_ST33G1M2AM_ST_19_001, version C02.0, avril 2022.  Version publique : <i>ST33G1M2A and ST33G1M2M C02 including optional cryptographic library NesLib Security Target for composition</i> , référence SMD_ST33G1M2AM_ST_19_002, version C02.0, avril 2022.	[R-M01]
[CONF]	<i>ST33G1M2A and ST33G1M2M C02 Configuration List</i> , référence SMD_K8M0_G_CFGL_22_002, version 1.	[R-M01]

## 5 Conclusions

Les évolutions listées ci-dessus sont considérées comme ayant un impact mineur.

Le niveau de confiance dans cette nouvelle version du produit est donc identique à celui de la version certifiée.

Les évolutions mineures du présent produit ne remettent pas en cause les évaluations menées en composition sur ce produit.

## 6 Reconnaissance du certificat

### Reconnaissance européenne (SOG-IS)

Ce certificat est émis dans les conditions de l'accord du SOG-IS [SOG-IS].

L'accord de reconnaissance européen du SOG-IS de 2010 permet la reconnaissance, par les pays signataires de l'accord<sup>1</sup>, des certificats ITSEC et Critères Communs. La reconnaissance européenne s'applique, pour les cartes à puce et les dispositifs similaires, jusqu'au niveau ITSEC E6 Elevé et CC EAL7 lorsque les dépendances CC sont satisfaites. Les certificats reconnus dans le cadre de cet accord sont émis avec la marque suivante :



### Reconnaissance internationale critères communs (CCRA)

Ce certificat est émis dans les conditions de l'accord du CCRA [CCRA].

L'accord « Common Criteria Recognition Arrangement » permet la reconnaissance, par les pays signataires<sup>2</sup>, des certificats Critères Communs.

La reconnaissance s'applique jusqu'aux composants d'assurance du niveau CC EAL2 ainsi qu'à la famille ALC\_FLR. Les certificats reconnus dans le cadre de cet accord sont émis avec la marque suivante :



---

<sup>1</sup> La liste des pays signataires de l'accord SOG-IS est disponible sur le site web de l'accord : [www.sogis.eu](http://www.sogis.eu).

<sup>2</sup> La liste des pays signataires de l'accord CCRA est disponible sur le site web de l'accord : [www.commoncriteriaportal.org](http://www.commoncriteriaportal.org).