PREMIER MINISTRE

Liberté
Égalité
Fraternité

Secrétariat général de la défense et de la sécurité nationale

Agence nationale de la sécurité des systèmes d'information

Rapport de surveillance ANSSI-CC-2020/78-S02

ST33G1M2 D01

Certificat de référence : ANSSI-CC-2020/78

Paris, le 06/09/2022

Le directeur général de l'Agence nationale de la sécurité des systèmes d'information

Guillaume POUPARD

[ORIGINAL SIGNE]

AVERTISSEMENT

La surveillance du produit ne constitue pas en soi une recommandation d'utilisation du produit par l'Agence nationale de la sécurité des systèmes d'information (ANSSI), et ne garantit pas que le produit soit totalement exempt de vulnérabilités exploitables.

Toute correspondance relative à ce rapport doit être adressée au :

Secrétariat général de la défense et de la sécurité nationale
Agence nationale de la sécurité des systèmes d'information
Centre de certification
51, boulevard de la Tour Maubourg
75700 Paris cedex 07 SP

certification@ssi.gouv.fr

1 Références

[CER]	Rapport de certification ANSSI-CC-2020/78, ST33G1M2 D01, version D01, 9 octobre 2020.
[SUR]	Procédure : Surveillance des produits certifiés, référence ANSSI-CC-SUR-P-01.
[R-S01]	Rapport de surveillance ANSSI-CC-2020/78-S01, ST33G1M2 D01, version D01, 7 juillet 2021.
[RS-Lab]	*Evaluation Technical Report ASTIM BIS 2022 / ST33G1M2 D01*, référence ASTIM_BIS_2022_ETR, version 1.0, 13 juillet 2022, THALES / CNES.
[ETR_COMP]	Pour le besoin des évaluations ou surveillances en composition avec ce produit le rapport technique pour la composition a été mis à jour : *Evaluation Technical Report for composite evaluation ASTIM BIS 2022 / ST33G1M2 D01*, référence ASTIM_BIS_2022_ETRLite, version 1.0, 13 juillet 2022, THALES / CNES.

2 Décision

Le rapport de surveillance [RS-Lab], transmis par le centre d'évaluation THALES / CNES, permet d'attester que le produit « ST33G1M2 D01 », initialement certifié sous la référence [CER], peut être considéré comme résistant à des attaques de niveau AVA_VAN.5 dans les mêmes conditions et restrictions d'usage que celles définies dans [CER] lorsque les guides applicables [GUIDES] sont respectés.

Le rapport d'évaluation pour composition [ETR_COMP] a été mis à jour pour refléter les résultats de cette dernière surveillance.

Le rapport de surveillance [RS-Lab] permet également d'attester que le cycle de vie du produit est conforme aux composants de la classe ALC définis dans [CER].

La périodicité de la surveillance de ce produit est de 1 an.

3 Guides applicables

Le tableau ci-dessous liste les guides applicables du produit évalué. La dernière colonne identifie l'origine de la prise en compte par l'ANSSI du guide correspondant.

[GUIDES]	*ST33G1M2 ST33I1M2 datasheet Secure MCU with 32-bit ARM SecurCore SC300 – Datasheet*, référence DS_ST33G_I, version 2.	[CER]
	ST33G1M2 platform : BP and BM specific product profiles – Technical note, référence TN_ST33G1M2_01, version 2.0.	[CER]
	ST33G1M2 platform : LS, LC and BS specific product profiles – Technical note, référence TN_ST33G1M2_02, version 2.0.	[CER]
	ST33G1M2 family extension : LS, LC and BS specific product profiles, référence TN_ST33G1M2_05, version 1.0.	[CER]
	ST33G1M2 family extension : BP and BM specific product profiles, référence TN_ST33G1M2_04, version 1.0.	[CER]
	ST33G1M2 : CMOS M10+ 80-nm technology die and wafer delivery description, référence DD_ST33G1M2, version 4.0.	[CER]
	ARM Cortex SC300 r0p0 Technical Reference Manual, référence ARM DDI 0337F, version F.	[CER]
	ARM Cortex M3 r2p0 Technical Reference Manual, référence ARM DDI 0337F3c, version F3c.	[CER]
	ST33G1M2 Firmware user manual, référence UM_ST33G1M2_FW, version 14.	[CER]
	ST33G1M2 and derivatives Flash loader installation guide, référence UM_33G_FL, version 4.0.	[CER]
	ST33G and ST33H Firmware support for LPU regions – application note, référence AN_33G_33H_LPU, version 1.	[CER]
	ST33G and ST33H Secure MCU platforms – Securiy Guidance, référence AN_SECU_ST33, version 9.	[CER]
	ST33G and ST33H Power supply glitch detector characteristics – application note, référence AN_33_GLITCH, version 2.	[CER]
	ST33G and ST33H – AIS31 Compliant Random Number – User Manual, référence UM_33G_33H_AIS31, version 3.	[CER]
	ST33G and ST33H – AIS31 – Reference implementation : Start-up, on-line and total failure tests – Application note, référence AN_33G_33H_AIS31, version 1.	[CER]
	ST33 uniform timing application note, référence AN_33_UT, version 2.	[CER]